**PROJETO DE CIRCUITO DE TRANSMISSÃO DE DADOS ENTRE MICROPROCESSADORES**

Vitor Bruno de Oliveira Barth[[1]](#footnote-2)

**Resumo:** Resumo

**Palavras-Chave:** Palavras Chave

**Abstract:** Abstract

**Keywords:** Keywords

1. **INTRODUÇÃO**

Computação paralela consiste na utilização de diversos microprocessadores em conjunto (cluster) para execução de uma única tarefa (FONTE), e é utilizada em diversas aplicações científicas: EXEMPLOS (FONTES). Os maiores benefícios apresentados por essa técnica são a redução do tempo de processamento e o aumento da precisão de cálculos matemáticos (FONTE).

Para que um sistema de computação paralela funcione é necessário que todos os microprocessadores utilizados compartilhem informações e trabalhem em sincronia (FONTE). Compartilhar uma determinada informação entre dois microprocessadores requer uma infraestrutura física de transmissão de dados entre eles (FONTE). Contudo, a falha na transmissão das informações pode ocasionar a interrupção abrupta do processo ou discrepancias no resultado obtido (FONTE).

Garantir um

1. **REFERENCIAL TEÓRICO**

Conteúdo

1. **PERCURSO METODOLÓGICO**

Conteúdo

1. **RESULTADOS E DISCUSSÃO**

Conteúdo

1. **CONSIDERAÇÕES FINAIS**

Conteúdo

**AGRADECIMENTOS**

Conteúdo

**REFERÊNCIAS**

Conteúdo

1. Instituto Federal de Educação, Ciência e Tecnologia de Mato Grosso – Campus Cuiabá “Octayde Jorge da Silva” [↑](#footnote-ref-2)